

ΣΧΟΛΗ	ΘΕΤΙΚΩΝ ΕΠΙΣΤΗΜΩΝ		
ΤΜΗΜΑ	ΤΕΧΝΟΛΟΓΙΩΝ ΨΗΦΙΑΚΗΣ ΒΙΟΜΗΧΑΝΙΑΣ		
ΕΠΙΠΕΔΟ ΣΠΟΥΔΩΝ	ΠΡΟΠΤΥΧΙΑΚΟ		
ΚΩΔΙΚΟΣ ΜΑΘΗΜΑΤΟΣ	17.442	ΕΞΑΜΗΝΟ ΣΠΟΥΔΩΝ	7ο
ΤΙΤΛΟΣ ΜΑΘΗΜΑΤΟΣ	Ενσωματωμένα Συστήματα		
ΑΥΤΟΤΕΛΕΙΣ ΔΙΔΑΚΤΙΚΕΣ ΔΡΑΣΤΗΡΙΟΤΗΤΕΣ <i>σε περίπτωση που οι πιστωτικές μονάδες απονέμονται σε διακριτά μέρη του μαθήματος π.χ. Διαλέξεις, Εργαστηριακές Ασκήσεις κ.λπ. Αν οι πιστωτικές μονάδες απονέμονται ενιαία για το σύνολο του μαθήματος αναγράψτε τις εβδομαδιαίες ώρες διδασκαλίας και το σύνολο των πιστωτικών μονάδων</i>	ΕΒΔΟΜΑΔΙΑΙΕΣ ΩΡΕΣ ΔΙΔΑΣΚΑΛΙΑΣ	ΠΙΣΤΩΤΙΚΕΣ ΜΟΝΑΔΕΣ	
Διαλέξεις, Φροντιστήριο και Εργαστήριο	5	5	
Προσθέστε σειρές αν χρειαστεί. Η οργάνωση διδασκαλίας και οι διδακτικές μέθοδοι που χρησιμοποιούνται περιγράφονται αναλυτικά στο (δ).			
ΤΥΠΟΣ ΜΑΘΗΜΑΤΟΣ <i>γενικού υποβάθρου, ειδικού υποβάθρου, ειδίκευσης, γενικών γνώσεων, ανάπτυξης δεξιοτήτων</i>	Ειδίκευσης		
ΠΡΟΑΠΑΙΤΟΥΜΕΝΑ ΜΑΘΗΜΑΤΑ:	--		
ΓΛΩΣΣΑ ΔΙΔΑΣΚΑΛΙΑΣ και ΕΞΕΤΑΣΕΩΝ:	Ελληνική		
ΤΟ ΜΑΘΗΜΑ ΠΡΟΣΦΕΡΕΤΑΙ ΣΕ ΦΟΙΤΗΤΕΣ ERASMUS	ΟΧΙ		
ΗΛΕΚΤΡΟΝΙΚΗ ΣΕΛΙΔΑ ΜΑΘΗΜΑΤΟΣ (URL)	https://www.dind.uoa.gr/fileadmin/depts/dind.uoa.gr/www/uploads/17442.pdf		

(1) ΜΑΘΗΣΙΑΚΑ ΑΠΟΤΕΛΕΣΜΑΤΑ

<p>Μαθησιακά Αποτελέσματα</p> <p>Περιγράφονται τα μαθησιακά αποτελέσματα του μαθήματος οι συγκεκριμένες γνώσεις, δεξιότητες και ικανότητες καταλλήλου επιπέδου που θα αποκτήσουν οι φοιτητές μετά την επιτυχή ολοκλήρωση του μαθήματος.</p> <p>Συμβουλευτείτε το Παράρτημα Α</p> <ul style="list-style-type: none"> • Περιγραφή του Επιπέδου των Μαθησιακών Αποτελεσμάτων για κάθε ένα κύκλο σπουδών σύμφωνα με το Πλαίσιο Προσόντων του Ευρωπαϊκού Χώρου Ανώτατης Εκπαίδευσης • Περιγραφικοί Δείκτες Επιπέδων 6, 7 & 8 του Ευρωπαϊκού Πλαισίου Προσόντων Διά Βίου Μάθησης και το Παράρτημα Β • Περιληπτικός Οδηγός συγγραφής Μαθησιακών Αποτελεσμάτων
<p>Με την επιτυχή ολοκλήρωση του μαθήματος και του εργαστηρίου ο φοιτητής/φοιτήτρια θα είναι σε θέση να:</p> <ul style="list-style-type: none"> • Αναφέρει τα ιδιαίτερα χαρακτηριστικά των αρχιτεκτονικών ΕΣ, πως αυτά εξελίχθηκαν, ποιες είναι οι σύγχρονες τάσεις της τεχνολογίας και της έρευνας σε αυτό τον κλάδο της Πληροφορικής • Αξιολογεί αρχιτεκτονικές ΕΣ ως προς τις επιδόσεις και την αποδοτικότητα τους σε ενέργεια και επιφάνεια και την καταλληλότητα τους για διαφορετικές εφαρμογές • Σχεδιάζει, αναπτύσσει, προσομοιώνει και υλοποιεί ενσωματωμένα Systems on Chips • Σχεδιάζει και εκτελεί ενσωματωμένο λογισμικό, αξιολογεί και βελτιώνει τις επιδόσεις του • Χρησιμοποιεί με ευχέρεια εργαλεία σχεδίασης υλικού και ανάπτυξης λογισμικού για ενσωματωμένα συστήματα. • Αξιοποιεί τις προαναφερόμενες γνώσεις και δεξιότητες για εφαρμογές ενσωματωμένων συστημάτων σε τηλεπικοινωνίες, ψηφιακή επεξεργασία σήματος και εικόνας, ρομποτική, αυτόματο έλεγχο
<p>Γενικές Ικανότητες</p> <p>Λαμβάνοντας υπόψη τις γενικές ικανότητες που πρέπει να έχει αποκτήσει ο πτυχιούχος (όπως αυτές αναγράφονται στο Παράρτημα Διπλώματος και παρατίθενται ακολούθως) σε ποια / ποιες από αυτές αποσκοπεί το μάθημα:</p> <p>Αναζήτηση, ανάλυση και σύνθεση δεδομένων και πληροφοριών, με τη χρήση και των απαραίτητων τεχνολογιών Προσαρμογή σε νέες καταστάσεις Λήψη αποφάσεων</p> <p>Σχεδιασμός και διαχείριση έργων Σεβασμός στη διαφορετικότητα και στην πολυπολιτισμικότητα Σεβασμός στο φυσικό περιβάλλον Επίδειξη κοινωνικής, επαγγελματικής και ηθικής υπευθυνότητας και ευαισθησίας σε θέματα φύλου</p>

Αυτόνομη εργασία	Άσκηση κριτικής και αυτοκριτικής
Ομαδική εργασία	Προαγωγή της ελεύθερης, δημιουργικής και επαγωγικής σκέψης
Εργασία σε διεθνές περιβάλλον
Εργασία σε διεπιστημονικό περιβάλλον	Άλλες...
Παράγωγή νέων ερευνητικών ιδεών

Αναζήτηση, ανάλυση και σύνθεση δεδομένων και πληροφοριών, με τη χρήση και των απαραίτητων τεχνολογιών
Λήψη αποφάσεων
Αυτόνομη εργασία
Ομαδική εργασία
Σχεδιασμός και διαχείριση έργων
Άσκηση κριτικής και αυτοκριτικής
Προαγωγή της ελεύθερης, δημιουργικής και επαγωγικής σκέψης

(2) ΠΕΡΙΕΧΟΜΕΝΟ ΜΑΘΗΜΑΤΟΣ

<p>Συσχεδιασμός Υλικού/Λογισμικού: Τεχνολογίες υλοποίησης (μικροελεγκτές, FPGAs, υβριδικές). Τρόποι διασύνδεσης (Systems on Chip, Networks on Chip). Ενσωματωμένο λογισμικό. Τεχνικές διαχείρισης πολλαπλών διεργασιών. Πυρήνες λειτουργικών συστημάτων πραγματικού χρόνου. Ιεραρχικός σχεδιασμός ενσωματωμένων συστημάτων με χρήση γλωσσών περιγραφής υλικού (VHDL). Τεχνικές αποδοτικής σύνθεσης υλικού (εργαλεία σύνθεσης). Τεχνικές ελαχιστοποίησης κατανάλωσης ενέργειας. Πολυεπεξεργαστικές Αρχιτεκτονικές (Multiprocessor Systems on Chip), Σχεδιασμός με συνδυασμό επεξεργαστών γενικού και ειδικού σκοπού. Μοντελοποίηση και προσομοίωση ενσωματωμένων συστημάτων. Εφαρμογές σε τηλεπικοινωνίες, ψηφιακή επεξεργασία σήματος και εικόνας, ρομποτική, αυτόματος έλεγχος. Δικτυωμένα ενσωματωμένα συστήματα (ασύρματα, ενσύρματα). Ενσωματωμένα συστήματα στο διαδίκτυο των Πραγμάτων (Internet of Things).</p>
--

(3) ΔΙΔΑΚΤΙΚΕΣ και ΜΑΘΗΣΙΑΚΕΣ ΜΕΘΟΔΟΙ - ΑΞΙΟΛΟΓΗΣΗ

<p>ΤΡΟΠΟΣ ΠΑΡΑΔΟΣΗΣ Πρόσωπο με πρόσωπο, Εξ αποστάσεως εκπαίδευση κ.λπ.</p>	Πρόσωπο με πρόσωπο																						
<p>ΧΡΗΣΗ ΤΕΧΝΟΛΟΓΙΩΝ ΠΛΗΡΟΦΟΡΙΑΣ ΚΑΙ ΕΠΙΚΟΙΝΩΝΙΩΝ Χρήση Τ.Π.Ε. στη Διδασκαλία, στην Εργαστηριακή Εκπαίδευση, στην Επικοινωνία με τους φοιτητές</p>	<p>Υποστήριξη μαθησιακής διαδικασίας μέσω της ηλεκτρονικής πλατφόρμας e-class:</p> <ul style="list-style-type: none"> • Παροχή υλικού, • Συζητήσεις, • Ανακοινώσεις, • Ανάθεση εργασιών, • Επικοινωνία μέσω ηλεκτρονικού ταχυδρομείου. <p>Χρήση προβολικού συστήματος στις διαλέξεις.</p>																						
<p>ΟΡΓΑΝΩΣΗ ΔΙΔΑΣΚΑΛΙΑΣ Περιγράφονται αναλυτικά ο τρόπος και μέθοδοι διδασκαλίας. Διαλέξεις, Σεμινάρια, Εργαστηριακή Άσκηση, Άσκηση Πεδίου, Μελέτη & ανάλυση βιβλιογραφίας, Φροντιστήριο, Πρακτική (Τοποθέτηση), Κλινική Άσκηση, Καλλιτεχνικό Εργαστήριο, Διαδραστική διδασκαλία, Εκπαιδευτικές επισκέψεις, Εκπόνηση μελέτης (project), Συγγραφή εργασίας / εργασιών, Καλλιτεχνική δημιουργία, κ.λπ. Αναγράφονται οι ώρες μελέτης του φοιτητή για κάθε μαθησιακή δραστηριότητα καθώς και οι ώρες μη καθοδηγούμενης μελέτης σύμφωνα με τις αρχές του ECTS</p>	<table border="1"> <thead> <tr> <th>Δραστηριότητα</th> <th>Φόρτος Εργασίας Εξαμήνου</th> </tr> </thead> <tbody> <tr> <td>Διαλέξεις</td> <td>39</td> </tr> <tr> <td>Φροντιστήριο</td> <td>13</td> </tr> <tr> <td>Εργαστήριο</td> <td>13</td> </tr> <tr> <td>Μελέτη & ανάλυση βιβλιογραφίας</td> <td>20</td> </tr> <tr> <td>Αυτοτελής μελέτη/Συγγραφή εργασιών</td> <td>40</td> </tr> <tr> <td></td> <td></td> </tr> <tr> <td></td> <td></td> </tr> <tr> <td></td> <td></td> </tr> <tr> <td></td> <td></td> </tr> <tr> <td>Σύνολο Μαθήματος</td> <td>125</td> </tr> </tbody> </table>	Δραστηριότητα	Φόρτος Εργασίας Εξαμήνου	Διαλέξεις	39	Φροντιστήριο	13	Εργαστήριο	13	Μελέτη & ανάλυση βιβλιογραφίας	20	Αυτοτελής μελέτη/Συγγραφή εργασιών	40									Σύνολο Μαθήματος	125
Δραστηριότητα	Φόρτος Εργασίας Εξαμήνου																						
Διαλέξεις	39																						
Φροντιστήριο	13																						
Εργαστήριο	13																						
Μελέτη & ανάλυση βιβλιογραφίας	20																						
Αυτοτελής μελέτη/Συγγραφή εργασιών	40																						
Σύνολο Μαθήματος	125																						
<p>ΑΞΙΟΛΟΓΗΣΗ ΦΟΙΤΗΤΩΝ Περιγραφή της διαδικασίας αξιολόγησης Γλώσσα Αξιολόγησης, Μέθοδοι αξιολόγησης, Διαμορφωτική ή Συμπερασματική, Δοκιμασία Πολλαπλής Επιλογής, Ερωτήσεις Σύντομης Απάντησης, Ερωτήσεις Ανάπτυξης Δοκιμίων,</p>	<p>Η αξιολόγηση γίνεται στην Ελληνική Γλώσσα. Η αξιολόγηση γίνεται εν γένει με τελική γραπτή εξέταση που περιλαμβάνει ερωτήσεις σύντομης απάντησης και επίλυση προβλημάτων.</p>																						

Επίλυση Προβλημάτων, Γραπτή Εργασία, Έκθεση / Αναφορά, Προφορική Εξέταση, Δημόσια Παρουσίαση, Εργαστηριακή Εργασία, Κλινική Εξέταση Ασθενούς, Καλλιτεχνική Ερμηνεία, Άλλη / Άλλες

Αναφέρονται ρητά προσδιορισμένα κριτήρια αξιολόγησης και εάν και που είναι προσβάσιμα από τους φοιτητές.

Εναλλακτικά ο διδάσκων μπορεί να οργανώσει κατά την κρίση του γραπτές εξετάσεις σε δύο περιόδους (πρόοδο και τελική εξέταση) ή και προφορικές εξετάσεις ή και να στηριχθεί σε εργασίες (ατομικές ή ομαδικές).

Οι φοιτητές ενημερώνονται για τα κριτήρια αξιολόγησης μέσω της ιστοσελίδας του μαθήματος στο eclass.

(4) ΣΥΝΙΣΤΩΜΕΝΗ-ΒΙΒΛΙΟΓΡΑΦΙΑ

- Προτεινόμενη Βιβλιογραφία:

1. «Σχεδιασμός Κυκλωμάτων με VHDL», V. Pedroni, Επιμέλεια: Γ. Θεοδωρίδης, Εκδόσεις Κλειδάριθμος
2. Peter Marwedel, Embedded System Design, Embedded Systems Foundations of Cyber-Physical Systems, 2nd Edition
3. P. J. Ashenden, Ψηφιακή Σχεδίαση. Ενσωματωμένα Συστήματα με VHDL, Έκδοση 1η, Εκδόσεις Νέων Τεχνολογιών, 2010.

- Συναφή επιστημονικά περιοδικά:

1. International Journal of Embedded Systems, Inderscience
2. Design Automation for Embedded Systems, Springer
3. IEEE Embedded Systems Letters